

DAFTAR GAMBAR

	HALAMAN
Gambar 2.1 Langkah – Langkah penggunaan Metode R&D	14
Gambar 2.2 Programmable Logic Controller	25
Gambar 2.3 Komponen Utama Pada PLC.....	26
Gambar 2.4 <i>Miniature Circuit Breaker</i> (MCB).....	32
Gambar 2.5 <i>Relay</i>	32
Gambar 2.6 Kontaktor Magnet.....	33
Gambar 2.7 <i>Push Button</i>	34
Gambar 2.8 <i>Thermal Overload Relay (TOR)</i>	35
Gambar 2.9 Lampu Indikator	36
Gambar 2.10 Time Delay Relay	36
Gambar 2.11 Kerangka Berpikir Pengembangan Trainer PLC.....	50
Gambar 2.12 Model ADDIE menurut Branch (2009:2).....	52
Gambar 3.1 Flowchart sistem Trainer Programmable Logic Controller (PLC).....	55
Gambar 3.2 Desain Trainer Programmable Logic Control (PLC)	56
Gambar 3.3 Tahap Pengembangan Trainer Programmable Logic Controller	59
Gambar 4.1 Desain Rangka Trainer	81
Gambar 4.2 Desain tata letak Panel Kelistrikan	82
Gambar 4.3 Desain Panel Kelistrikan.....	83
Gambar 4.4 Kerangka Trainer.....	86
Gambar 4.5 Panel Kelistrikan setelah terpasang pada rangka (tampak depan).....	87
Gambar 4.6 Tampak Depan Panel Kelistrikan	88
Gambar 4.7 Tampak Belakang Panel Kelistrikan	88
Gambar 4.8 Sampul Buku Panduan.....	89

Gambar 4.9 Daftar Isi Buku Panduan.....	90
Gambar 4.10 Sampul Jobsheet	91
Gambar 4.11 Daftar Isi Jobsheet	92
Gambar 4.12 Instrumen validasi Ahli Media	96
Gambar 4.13 Instrumen validasi Ahli Materi.....	101
Gambar 4.14 Angket Respon peserta didik.....	105
Gambar 4.15 Pengujian Trainer sebelum Validasi	106
Gambar 4.16 Grafik Persentase Penilaian Ahli Media.....	118
Gambar 4.17 Grafik Persentase Penilaian Ahli Materi	123
Gambar 4.18 Grafik Persentase Penilaian Respon Siswa.....	130

