

## DAFTAR GAMBAR

	<b>Halaman</b>
<b>Gambar 2.1</b> <i>Register Buffer</i> Terkendali.....	22
<b>Gambar 2.2</b> Rangkaian <i>Shift Register</i> dengan Input Serial .....	24
<b>Gambar 2.3</b> Rangkaian <i>Shift Register</i> dengan Input Paralel .....	25
<b>Gambar 2.4</b> Diagram <i>block counter</i> /pencacah .....	27
<b>Gambar 2.5</b> Diagram <i>block counter</i> /pencacah .....	30
<b>Gambar 2.6</b> Bagan Kerangka Berpikir .....	41
<b>Gambar 3.1</b> Langkah-langkah Penelitian .....	46
<b>Gambar 4.1</b> Desain <i>Register</i> dan <i>Counter</i> .....	66
<b>Gambar 4.2</b> <i>Register</i> dan <i>Counter</i> .....	67
<b>Gambar 4.3</b> Diagram Kelayakan Media.....	73
<b>Gambar 4.4</b> Diagram Kelayakan Ahli Materi .....	75

UNIVERSITAS NEGERI MEDAN  
UNIMED

THE  
*Character Building*  
UNIVERSITY