

DAFTAR GAMBAR

Gambar 2.1 Model Desain Pembelajaran ADDIE.....	22
Gambar 2.2 Gerbang Logika AND	27
Gambar 2.3 Rangkaian Logika Diode Resistor Sebagai Gerbang AND	27
Gambar 2.4 Gerbang OR	29
Gambar 2.5 Rangkaian Logika Diode Resistor Sebagai Gerbang OR	30
Gambar 2.6 Gerbang NOT	32
Gambar 2.7 Rangkaian Logika Transistor Sebagai Gerbang NOT	32
Gambar 3.1 Storyboard Media Pembelajaran	38
Gambar 3.2 Beranda.....	39
Gambar 3.3 Menu	40
Gambar 3.4 Petunjuk	41
Gambar 3.5 Kompetensi	42
Gambar 3.6 Materi.....	43
Gambar 3.7 Simulasi	44
Gambar 3.8 Latihan	45
Gambar 3.9 Profil	46
Gambar 4.1 Beranda.....	55
Gambar 4.2 Menu	56
Gambar 4.3 Petunjuk.....	57
Gambar 4.4 Kompetensi Inti (KI 1 dan KI2).....	57
Gambar 4.5 Kompetensi Inti (KI3 dan KI4).....	58
Gambar 4.6 Kompetensi Dasar dan Tujuan Pembelajaran.....	58
Gambar 4.7 Materi Gerbang AND	59
Gambar 4.8 Materi Gerbang OR	59

Gambar 4.9 Materi Gerbang NOT.....	60
Gambar 4.10 Simulasi Gerbang AND.....	60
Gambar 4.11 Simulasi Gerbang OR.....	61
Gambar 4.12 Simulasi Gerbang NOT.....	61
Gambar 4.13 Latihan.....	62
Gambar 4.14 Profil.....	62
Gambar 4.15 Grafik Hasil Validasi Ahli Media.....	65
Gambar 4.16 Grafik Hasil Validasi Ahli Materi.....	67
Gambar 4.17 Grafik Hasil Pengujian I.....	71
Gambar 4.18 Grafik Hasil Pengujian II.....	75

