

DAFTAR GAMBAR

Gambar 2. 1 NodeMCU ESP8266 v5	20
Gambar 2. 2 Pin Out NodeMCU ESP8266 v5.....	21
Gambar 2. 3 Alur Kerangka Berpikir.....	28
Gambar 2. 4 Bagan tahap model <i>ADDIE</i>	29
Gambar 3. 1 Tahapan Pengembangan Penelitian.....	31
Gambar 3. 2 Desain Lay Out PCB Menggunakan Aplikasi Diptrace.....	36
Gambar 3. 3 <i>Desain Trainer Internet Of Things</i>	36
Gambar 3. 4 Pemasangan Pin Header	37
Gambar 3. 5 Pensolderan Pin Header dan kompoenen	37
Gambar 3. 6 Pemasangan Sensor dan komponen pada bagian PCB.....	38
Gambar 3. 7 Pemasangan Akrilik pada bagian bawah PCB	38
Gambar 3. 8 Tampilan Program Pada Aplikasi Arduinio IDE	39
Gambar 3. 9 Tampilan hasil Uji Coba monitoring menggunakan website Thinspeak	39
Gambar 4. 1 Hasil perakitan Trainer <i>Internet Of Things</i>	49
Gambar 4. 2 Monitoring <i>Internet Of Things</i> menggunakan Website Thinspeak	49
Gambar 4. 3 Diagram Hasil Uji Kelayakan Ahli Media.....	58
Gambar 4. 4 Diagram Hasil Uji Kelayakan Ahli Materi	62
Gambar 4. 5 Diagram Hasil Uji Kelayakan Ahli Test	66
Gambar 4. 6 Bagan n-gain score	68
Gambar 4. 7 Persentasi Niai N-gain.....	69