

## DAFTAR GAMBAR

Gambar 2.1 Gambar IC 7432 .....	19
Gambar 2.2 Gerbang Logika OR .....	19
Gambar 2.3 Gambar IC 7408 .....	22
Gambar 2.4 Gerbang Logika AND .....	21
Gambar 2.5 Gambar IC 7404 .....	22
Gambar 2.6 Gerbang Logika NOT .....	23
Gambar 2.7 Gambar IC 7402 .....	24
Gambar 2.8 Gerbang Logika NOR .....	25
Gambar 2.9 Gambar IC 7400 .....	25
Gambar 2.10 Gerbang Logika NAND .....	26
Gambar 2.11 Gambar IC 7486 .....	27
Gambar 2.12 Gerbang Logika EX – OR .....	28
Gambar 2.13 Gambar IC 74266 .....	28
Gambar 2.14 Gerbang Logika EX – NOR .....	29
Gambar 2.15 Langkah – langkah Pengembangan <i>Trainer</i> Elektronika Digital ..	35
Gambar 3.1 Langkah – langkah Penelitian Pengembangan .....	40
Gambar 4.1 Desain Layout dan Desain Tata Letak Komponen .....	45
Gambar 4.2 Hasil Pengembangan Layout PCB dan <i>Trainer</i> .....	61
Gambar 4.3 Desain Cover Jobsheet <i>Trainer</i> Elektronika Digital.....	63
Gambar 4.4 Gambar Persentase Kelayakan <i>Trainer</i> Oleh Pengguna.....	70

THE  
*Character Building*  
UNIVERSITY