

DAFTAR GAMBAR

Gambar 2.1	Tabel Kebenaran Dan Representasi Dalam Gerbang Logika	31
Gambar 2.6	Bentuk Turunan Tabel Kebenaran Dan Representasi Digital	33
Gambar 3.1	Skema Rancangan Penelitian	46
Gambar 4.1	Tampilan EWB Versi 5.12	52
Gambar 4.2	Komponen-Komponen Pada Multisim	54
Gambar 4.3	Tombol On/Off Multisim	54
Gambar 4.4	Grafik Hasil Belajar Siswa	61
Gambar 4.5	Rata – Rata Nilai Gain	63

THE
Character Building
UNIVERSITY